

# 2013年度版 日本実装技術ロードマップ 完成報告会

■主 催：Jisso技術ロードマップ専門委員会

■担当部署：知的基盤部

■参加者数：約200名

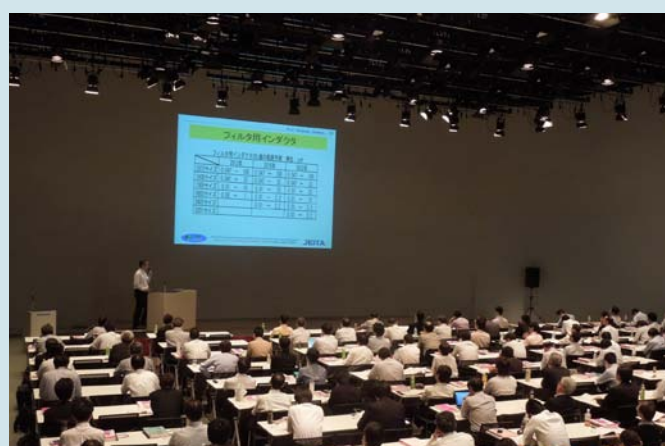
## 概 要

Jisso技術ロードマップ専門委員会／実装技術ロードマップ実行委員会は、我が国の競争優位の源泉のひとつである実装技術（Jisso）の技術目標を定めるため、10年後の我が国電子情報技術業界のあるべき姿を想定することで、業界全体の競争優位性の維持・向上を目的とした「日本実装技術ロードマップ」を策定してきました。Jissoに関連する工業会・学会の諸委員会と連携して1997年に活動を開始し1999年に世界で初めての実装技術のロードマップを第1版として発刊して以来隔年ごとの発刊としており、このたび、第8版（2013年度版）の完成に合わせて報告会を開催致しました。

転換期に立つ我が国の電子産業の今後への道標として第一線の実装技術者のみならず、商品企画や技術経営に携わる方々が今後の戦略を検討・議論する際に本書をご活用頂くにあたり、本書を作り上げた我々の想いを窺い知って頂き、またメイド・イン・ジャパン復権への道すじを共に見出す機会共有の場とさせて頂きました。

今回の報告会の特色として、電子・電機業界関連企業の関係者だけでなく、サプライチェーンの様々な階層からの参加者も目立ったことから、今日の「Jisso」の持つ影響度を再確認するものとなりました。

なお、当日配布いたしました「2013年度版 日本実装技術ロードマップ（本編・プリント配線板編）」はJEITAサービスセンターおよび刊行物ページ（<http://www.jeita.or.jp/japanese/public/>）にて頒布いたします。



## プログラム

### ○開会挨拶

実装技術ロードマップ実行委員会 (JJTRC) 委員長 高橋邦明 氏 (エスペック株)

### ○電子機器の実装技術動向

JJTRC WG1 主査 高橋邦明 氏

### ○低消費電力・高速デバイスの普及を支える半導体パッケージ

JJTRC WG3 主査 中島宏文 氏 (ルネサスエレクトロニクス株)

### ○変化する将来の生活環境と世界をリードする電子部品

JJTRC WG4 主査 石井浩一 氏 (TDK-EPC株)

### ○変局点を迎えた我が国プリント配線板産業

JJTRC WG5 主査 宇都宮久修 氏 (インターコネクション・テクノロジーズ株)

### ○世界の実装現場を支える日本の実装設備

JJTRC WG6 主査 井上高宏 氏 (パナソニック ファクトリーソリューションズ株)

### 【トピックス】

### ○電子回路のものづくりと検査技術

内山浩志 氏 (富士ゼロックス株)